

PTO/SB/21 (08-03)
Approved for use through 08/30/2003. OMB 0651-0031
U.S. Patent and Trademark Office; U.S. DEPARTMENT OF COMMERCE

Under the Pape	rwork Reduction Act of 1995	no persons	s are required to respond to a collection Application Number			s it displa	vs a valid OMB control number.			
				10/605,5	504 					
TR	ANSMITTAL		Filing Date	10/03/20	003					
	FORM		First Named Inventor Kuan-Chi Juan							
(to be used for all correspondence after initial filing)			Art Unit							
		Examiner Name	1							
		Γ	Attorney Docket Number	-			·			
Total Number of P	ages in This Submission	3	Automey Booker Number	WISP00	33USA					
	ENCLOSURES (Check all that apply)									
Fee Transn	nittal Form		Drawing(s)		to 7	Technolo	ance communication ogy Center (TC)			
Fee	Attached		Licensing-related Papers		ر of الـــا	Appeals and Interferences	and Interferences			
Amendmer	nt/Reply		Petition			ppeal Communication to TC Appeal Notice, Brief, Reply Brief)				
Δfte	er Final		Petition to Convert to a Provisional Application		Pro	prietary	Information			
			Power of Attorney, Revocation							
│	davits/declaration(s)	H	Change of Correspondence Addr	ess		itus Lette er Encle	er osure(s) (please			
Extension of	of Time Request	- -	Terminal Disclaimer			ntify bel				
Express Ab	pandonment Request		Request for Refund							
Information	Disclosure Statement		CD, Number of CD(s)							
	opy of Priority	Remar	rks				,			
Document(s)									
	to Missing Parts/ Application									
	sponse to Missing Parts ler 37 CFR 1.52 or 1.53									
	SIGNA	TURE C	F APPLICANT, ATTORN	EY, OF	RAGENT	<u> </u>				
101	Winston Hsu, Reg.	No.: 41,	526							
Individual name		2.	- / /							
Signature		10	mon Ho	21						
Date	12	181	7>003							
	C	ERTIFIC	CATE OF TRANSMISSION	N/MAIL	ING					
I hereby certify that	this correspondence is I	peing facsi	mile transmitted to the USPTO or	r deposite	ed with the	United S	States Postal Service with			
	as first class mail in an er		dressed to: Commissioner for Pa							
Typed or printed na	ame									
Signature						Date				

This collection of information is required by 37 CFR 1.5. The information is required to obtain or retain a benefit by the public which is to file (and by the USPTO to process) an application. Confidentiality is governed by 35 U.S.C. 122 and 37 CFR 1.14. This collection is estimated to 12 minutes to complete, including gathering, preparing, and submitting the completed application form to the USPTO. Time will vary depending upon the individual case. Any comments on the amount of time you require to complete this form and/or suggestions for reducing this burden, should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, U.S. Department of Commerce, P.O. Box 1450, Alexandria, VA 22313-1450. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. SEND TO: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450.

PTO/SB/17 (10-03)

Approved for use through 07/31/2006. OMB 0551-0032

U.S. Patent and Trademark Office; U.S. DEPARTMENT OF COMMERCE

der the Page Trade Eduction Act of 1995, no persons are required to respond to a collection of information unless it displays a valid OMB control number.

TRANSMIT

for FY 2004Effective 10/01/2003. Patent fees are subject to annual revision.

Applicant claims small entity status. See 37 CFR 1.27

sapona to a concentor or and	ormation unless it displays a valid Olvid Control Humber.						
Compl te if Known							
Application Number	10/605,504						
Filing Date	10/03/2003						
First Named Inventor	Kuan-Chi Juan						
Examiner Name							
Art Unit							
	MICDOGGLICA						

TOTAL AN	TOTAL AMOUNT OF PAYMENT (\$) 0.00							Attorney Docket No. WISP0033USA						
METH				FEE	CALCULA	TION (con	tinued)							
Check Credit card Money Other None						DDIT	ONAI	. FEE	S					
Deposit Account:						Entity		Entity	•					
Deposit					Fee Code	Fee (\$)	Fee Code	Fee (\$)	Fee l	Description	1	Fee Paid		
Account Number	50-08	01			1051	130	2051		Surcharge - late	filing fee or o	oath	Fee Paid		
Deposit Account	North A	meric	a International	Patent Office	1052	50	2052		-	Surcharge - late provisional filing fee or				
Name The Director is	s authoriz	ed to:	(check all that a	oply)	1053	130	1053	130	Non-English spe	ecification		⊢—II		
Charge fee				it any overpayments	1812	2,520	1812	2,520	For filing a reque	est for ex par	te reexamination			
Charge any	additiona	l fee(s) or any underpay	ment of fee(s)	1804	920*	1804	920*	Requesting pub Examiner action		R prior to			
			w, except for th		1805	1,840*	1805	1.840*	Requesting pub		R after			
to the above-id	entified de	posit a	account.		_	.,		,	Examiner action		-	├ 		
	FE	E CA	LCULATION		1251	110	2251	55	Extension for re			1		
1. BASIC FI	ILING F	EE.			1252	420	2252	210						
Large Entity S				For Bold	1253	950	2253	475	Extension for re	eply within thi	rd month			
	Fee Fee Code (\$)	<u> </u>	ee Description	Fee Paid	1254	1,480	2254	740	Extension for re	eply within for	urth month	├ ──┤1		
1001 770	2001 38	5	Utility filing fee		1255	2,010	2255	1,005	Extension for re	eply within fift	h month	├		
1002 340	2002 17	0	Design filing fee		1401	330	2401	165	Notice of Appea	al				
1003 530	2003 26	5	Plant filing fee		1402	330	2402	165	Filing a brief in	support of an	appeal	├		
1004 770	2004 38	5	Reissue filing fe	e	1403	290	2403	145	Request for ora	l hearing		└		
1005 160	2005 8	0	Provisional filing	fee	1451	1,510	1451	1,510	Petition to instit	ute a public u	ise proceeding			
SUBTOTAL (1) (\$) 0.00						110	2452	55	Petition to reviv	e - unavoidat	ole	├		
O EVEDA (31 A134 F				1453	1,330	2453	665	Petition to reviv	e - unintentic	onal			
2. EXTRA	LAIM	-FE2		Y AND REISSUE Fee from	1501	1,330	2501	665	Utility issue fee	(or reissue)				
Tatal Claims			Ext <u>ra Claim</u> s	below Fee Paid	1502	480	2502	240	Design issue fe	e				
Total Claims Independent	\vdash	-20**			1503	640	2503	320	Plant issue fee					
Claims						130	1460	130	Petitions to the	Petitions to the Commissioner				
			L		1807	50	180	7 50	Processing fee	under 37 CF	R 1.17(q)			
Large Entity Fee Fee		ntity Fee	Fee Descrip	tion	1806	180	1806	180	Submission of I	nformation D	isclosure Stmt	<u> </u>		
Code (\$)	Code	(\$)	-		8021	40	802	1 40	Recording each property (times	patent assig	nment per			
1202 18 1201 86	2202 2201	9	Claims in exces	ss of 20 aims in excess of 3	1809	770	2809	385	Filing a submis	sion after fina				
1201 86	2201	43 145	•	dent claim, if not paid	1810	770	2810) 385	(37 ČFR 1.129) For each addition		n to he	<u> </u>		
1204 86	2204	43	** Reissue inde	pendent claims					examined (37 C	CFR 1.129(b))	├		
		_	over original	•	1801		2801		Request for Co		, ,	├ ──		
1205 18	2205	9	** Reissue clair and over orig	ns in excess of 20 inal patent	1802	900	1802	900	Request for ex of a design app		nination			
		SUB'	TOTAL (2)	(\$) 0.00		fee (sp						<u> </u>		
**or number	r previous		٠,	eissues, see above	*Red	uced by	Basic	Filing F	ee Paid S	SUBTOTAL	(3) (\$) 0.00			
SUBMITTED	ВҮ									(Complete (if applicable))			
Name (Print/Typ	ne)	Wins	ton Hsu	1 2		Registra Attorney		41,	526	Telephone	886289237350	0		
Signature				Juns	10	0/	/	11		Date	(78)	1200		

WARNING: Information on this form may become public. Credit card information should not be included on this form. Provide credit card information and authorization on PTO-2038.

This collection of information is required by 37 CFR 1.17 and 1.27. The information is required to obtain or retain a benefit by the public which is to file (and by the USPTO to process) an application. Confidentiality is governed by 35 U.S.C. 122 and 37 CFR 1.14. This collection is estimated to take 12 minutes to complete, including gathering, preparing, and submitting the completed application form to the USPTO. Time will vary depending upon the individual case. Any comments on the amount of time you require to complete this form and/or suggestions for reducing this burden, should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, U.S. Department of Commerce, P.O. Box 1450, Alexandria, VA 22313-1450. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. SEND TO: Commissioner for Patents, P.O. Box 1450, Alexandria, VA 22313-1450.

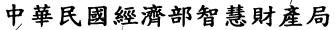
PTO/SB/02B (11-00)
Approved for use through 10/31/2002. OMB 0651-0032
U.S. Patent and Trademark Office; U.S. DEPARTMENT OF COMMERCE
duction Act of 1995, no persons are required to respond to a collection of information unless it contains a valid OMB control number.

DECLARATION — Supplemental Priority Data Sheet

Additional foreign app	lications:			
Prior Foreign Application Number(s)	Country	Foreign Filing Date (MM/DD/YYYY)	Priority Not Claimed	Certified Copy Attached? YES NO
092119570	Taiwan R.O.C	07/17/2003		
·				
·				

Burden Hour Statement: This form is estimated to take 21 minutes to complete. Time will vary depending upon the needs of the individual case. Any comments on the amount of time you are required to complete this form should be sent to the Chief Information Officer, U.S. Patent and Trademark Office, Washington, DC 20231. DO NOT SEND FEES OR COMPLETED FORMS TO THIS ADDRESS. SEND TO: Assistant Commissioner for Patents, Washington, DC 20231.





INTELLECTUAL PROPERTY OFFICE MINISTRY OF ECONOMIC AFFAIRS REPUBLIC OF CHINA

茲證明所附文件,係本局存檔中原申請案的副本,正確無訛,其申請資料如下:

This is to certify that annexed is a true copy from the records of this office of the application as originally filed which is identified hereunder:

申 請 日: 西元 2003 年 07 月 17 日

Application Date

申 請 案 號: 092119570

Application No.

申 請 人: 緯創資通股份有限公司

Applicant(s)

局 _人 長 Director General



發文日期: 西元 <u>2003</u> 年 <u>8</u> 月 <u>14</u> 日

Issue Date

發文字號: 09220822520

Serial No.

申請日期:	IPC分類	
申請案號:		

L		
(以上各欄	由本局填	發明專利說明書
_	中文	依據電腦系統工作狀態以供應不同輸出之電源控制系統
發明名稱	英文	POWER CONTROL SYSTEM FOR PROVIDING DIFFERENT OUTPUT VOLTAGE BASED ON OPERATION STATE OF COMPUTER SYSTEM
	姓 名 (中文)	1. 阮冠旗
÷	姓 名 (英文)	1. Juan, Kuan-Chi
發明人 (共1人)	國 籍 (中英文)	1. 中華民國 TW
	住居所 (中 文)	1. 台北縣汐止市新台五路一段八十八號二十一樓
	住居所 (英 文)	1.21F, 88, Sec. 1, Hsin-Tai-Wu Rd., Hsi-Chih City, Taipei Hsien, Taiwan, R.O.C.
	名稱或 姓 名 (中文)	1. 緯創資通股份有限公司
	姓 名 (英文)	1.Wistron Corporation
= ,	國籍(中英文)	1. 中華民國 TW
申請人(共1人)	住居所 (營業所) (中 文)	 台北縣汐止市新台五路一段八十八號二十一樓 (本地址與前向貴局申請者相同)
	住居所 (營業所) (英 文)	1.21F, No. 88, Sec.1, Hsin-Tai Wu Rd., Hsi-Chih City, Taipei Hsien, Taiwan, R.O.C.
	代表人(中文)	1. 林憲銘
	代表人 (英文)	l.Lin, Hsien-Ming
MIN CASTAPADO	[LY30]	DECEMBER STANDARD CONTRACTOR CONT



四、中文發明摘要 (發明名稱:依據電腦系統工作狀態以供應不同輸出之電源控制系統)

五、(一)、本案代表圖為:第四圖 (二)、本案代表圖之元件代表符號簡單說明

20 電源控制系統

30 電腦系統

32 處理器

34 電壓供應電路

六、英文發明摘要 (發明名稱:POWER CONTROL SYSTEM FOR PROVIDING DIFFERENT OUTPUT VOLTAGE BASED ON OPERATION STATE OF COMPUTER SYSTEM)

A power control system used in a computer system includes decision logic for outputting a decision voltage based on detection of operation state of the computer system, a voltage control unit, having at least two resistors and a switch, for outputting a set voltage based on the on and off state of the switch determined by the decision voltage, and the power supply circuit for





四、中文發明摘要 (發明名稱:依據電腦系統工作狀態以供應不同輸出之電源控制系統)

36 電池

38 分壓控制單元

40 判斷邏輯

42 NMOS電 晶 體

44 比較器

46 電壓轉換單元

48 南橋晶片

六、英文發明摘要 (發明名稱: POWER CONTROL SYSTEM FOR PROVIDING DIFFERENT OUTPUT VOLTAGE BASED ON OPERATION STATE OF COMPUTER SYSTEM)

providing output voltage to the computer system based on the set voltage.



一、本案已向					
國家(地區)申請專利	申請日期	案號	主張專利沒	去第二十四條第	一項優
			·		
	·	無			
					•
		. •			
·					
二、□主張專利法第二十	五條之一第一項係	憂先權:			
申請案號:					
日期:		無			
	1.1. 第一上次第一元	50 な もんきょ		11m 12A	
三、主張本案係符合專利		只	□ 第二款但	说足之期间	•
日期:					•
四、□有關微生物已寄存	於國外:	٠			
寄存國家: 寄存機構:		無			
可行機構. 寄存日期:					
寄存號碼:					
□有關微生物已寄存	於國內(本局所指	定之寄存機構):		,	
寄存機構: 寄存日期:		無			
寄存號碼:		7111			
□熟習該項技術者易	於獲得,不須寄存	•		·	
				•	
			•		
THE PATHLAGEN LARLY DEPOSITE DANCE. THE INTE	· · · · · · · · · · · · · · · · · · ·		 	· · · · · · · · · · · · · · · · · · ·	



五、發明說明 (1)

發明所屬之技術領域



先前技術

在現代化的今日資訊社會,個人電腦已經成為大眾接觸、處理數位資訊最重要的平台之一。近年來,為為了滿樓者的需求,更多樣化的理、PDA)、筆記型電腦(Notebook computer)等等。對許多需要進行商務旅行的(Notebook computer)等等。對許多需要進行商務旅行的工作者來說,這些可隨身攜帶的電腦系統更是他行過。這些可以的主要幫我們不可以供應其正常有是供電腦系統本身都電池以供應其正常之運作,然為電池的協程中,其實能使用的時間並不充終系統本身的過程中,其實能使用的時間並不充終系統不可增加電池的過程中,就成為電腦系統業者努力克服的問題。

請參閱圖一,圖一為習知電腦系統 10之功能方塊圖。電腦系統 10包含一處理器 12、一電源供應電路 14、





五、發明說明 (2)

一電池 16以及一分壓單元 18。處理器 12係用來控制整個電腦系統 10之運作,電池 16係用來提供穩定的直流電壓Vin,並經由分壓單元 18的兩電阻 R1、 R2分壓後,輸出一設定電壓 Vset予電源供應電路 14,亦即設定電壓 Vset=Vin*R2/(R1+R2)。而電源供應電路 14係用來依據設定電壓 Vset的大小輸出工作電壓 Vout予電腦系統 10之處理器 12以及其他的電子元件。若設定電壓 Vset越大,則輸出之工作電壓 Vout也會越大。





五、發明說明 (3)

輕數時的電壓變化很小,幾乎只在標準電壓 3.3V左右 in a man a lobble 供穩定的直流電壓 Vin後,經由分壓單元 18分壓會輸出一設定電壓 Vset的大小就會影響 Vset o tin*R2/(R1+R2),而設定電壓 Vset o tin*A man a man a

發明內容

因此,本發明之目的係提供一種可判斷該電腦系統之工作狀態以決定輸出不同工作電壓予該電腦系統之電源控制系統,以解決上述問題。

本發明之申請專利範圍係提供一種用於一電腦系統之電源控制系統,其包含一判斷邏輯、一分壓控制單元以及一電源供應電路。該判斷邏輯係用來偵測該電腦系統之狀態以輸出一判斷電壓;該分壓控制單元係用來依





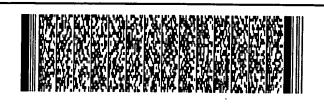
五、發明說明(4)

本發明之優點在於該分壓控制單元可視判斷邏輯之判斷電壓來判別該電腦系統之工作狀態,並依據該電腦系統之工作狀態以適當地控制該電源供應電路提供不同的輸出電壓,以減少該電腦系統在輕載時的功率浪費,並增加電池供電的時間。

實施方式

請參閱圖四,圖四係本發明之第一實施例之電腦系統30之功能方塊圖。電腦系統30包含一處理器32、一電池36以及一電源控制系統20。電源控制系統20包含一電源供應電路34、一分壓控制單元38以及一判斷邏輯40。處理器32係用來控制整個電腦系統30之運作,電池36係用來供應電腦系統30運作時所需之直流電壓,判斷邏輯40係用來偵測電腦系統30之狀態以輸出一判斷電壓。分壓





五、發明說明 (5)

控制單元 38係用來依據判斷邏輯 40所輸出之判斷電壓輸出一設定電壓,而電源供應電路 34係用來依據該設定電壓產生一輸出電壓予電腦系統 30之電子元件 (由於處理器 32的耗電量佔電腦系統 30大部分的耗電量,為簡化說明,在本實施例中,以處理器 32作為電子元件的代表)。

判斷邏輯 40則包含一南橋晶片 48、一比較器 44以及一 電壓轉換單元 46。請一併參閱圖五以及圖六,圖五顯示 南橋晶片 48在電腦系統 30處於重載時所輸出的偵測訊號 的關係圖,而圖六則為南橋晶片 48處於輕載時所輸出的 偵測訊號的關係圖。比較圖五以及圖六可以發現, 南橋 晶片 48於輕載時在節點 A所輸出之偵測訊號與重載時所輸 出之偵測訊號之間的差異。透過電壓轉換單元 46將節點 A 之偵測訊號轉換為一直流的偵測電壓,這樣的電壓轉換 單元 46可由一電阻以及一電容組成的 RC濾波器實現之。 產生的直流偵測電壓會和另一個連接至比較器 44的參考 電壓作比較。請參閱圖七,圖七為電腦系統30分別在輕 載和重載時,經電壓轉換單元 46於節點 B所輸出的轉換電 壓與參考電壓之比較圖。從圖七可以發現,如果選取適 當的參考電壓 Vref時,比較器 44會在重載時輸出邏 輯 "1"的判斷電壓,反之,在輕載時,會輸出邏輯 "0"之 判斷電壓。

再參閱圖四,分壓控制單元38包含一第一電阻R1、一

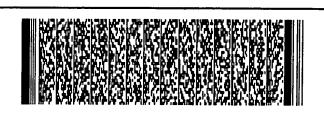




五、發明說明 (6)

第二電阻 R2、一第三電阻 R3以及一開關電路 42。 開關電 路 42可為一 NMOS電晶體。如圖四所示, NMOS電晶體 42之 汲極則與第一電阻 R1以及第三電阻 R3電連接於節點 C,而 NMOS電 晶 體 42之 源 極 則 與 第 一 電 阻 R1以 及 第 二 電 阻 R2電 連接於節點 E, 而 NMOS電晶體 42之 閘極則電連接於比較器 44以接收比較器 44傳來的判斷電壓。當比較器 44所輸出 之 判 斷 電 壓 為 邏 輯 "1"時 , 意 即 表 示 判 斷 邏 輯 40偵 測 到 電 腦 系 統 30處 於 "重 載 "時 , NMOS 電 晶 體 42會 導 通 , 此 時 第 一電阻 R1的效應可被忽略,而設定電壓 Vset= Vin *R2/ (R2+R3);反之,當比較器44所輸出之判斷電壓為邏 輯 " 0 " 時 , 意 即 表 示 判 斷 邏 輯 4 0 偵 測 到 電 腦 系 統 3 0 處 於 "輕 載 "時 , NMOS電 晶 體 42會 關 閉 , 此 時 設 定 電 壓 Vset= Vin *R2/(R1+R2+R3)。 很明顯地,設定電壓 Vset在輕載 時 會 較 小 而 重 載 時 則 較 大 , 而 不 同 的 設 定 電 壓 Vse t再 透 過電源供應電路 34以產生不同大小的輸出電壓予電腦系 統30。經過以上的控制機制,設計者可以適當地控制第 一電阻 R1之值,使得不影響重載時的輸出電壓 Vout的前 提 下 , 降 低 輕 載 時 的 輸 出 電 壓 Vout。 舉 例 來 說 , 經 由 選 取適當的第一電阻R1後,就可以控制重載時的設定電壓 Vset = Vin *R2/(R2+R3)經由電源供應電路 34產生 3.3V 的 輸 出 電 壓 Vout, 而 輕 載 時 的 設 定 電 壓 Vset = Vin *R2/ (R1+R2+R3)經由電源供應電路34後可以產生3.0V的輸出 電壓 Vout。如此一來,電源控制系統 20可以降低在輕載 時的工作電壓 3.0V,而不再是固定的 3.3V,所以電腦系





五、發明說明 (7)

統30就可以節省在輕載時的功率消耗,進而使得電池36的放電時間變得較有效率。



請參閱圖八,圖八為本發明之第二實施例之電腦系統 50之功能方塊圖。為了精簡說明,在不妨礙本發明技術揭露的情形下,圖八中標號、名稱與圖四中相同的功能方塊,具有相同的功能。圖八之電腦系統 50之中的電源控制系統 70與圖四之電腦系統 30之電源控制系統 20不同之處在於,分壓控制單元 52之開關電路 54為 PMOS電晶體,而非 NMOS電晶體。判斷邏輯 40所輸出之判斷電壓若為邏輯 "0"時,開關電路 54會導通,所以設定電壓 Vset=Vin *R2/(R2+R3),若判斷邏輯 40所輸出之判斷電壓若為邏輯 "1"時,開關電路 54會關閉,所以設定電壓 Vset=Vin *R2/(R1+R2+R3)。如此一來,只要控制讓判斷邏輯 "0"之判斷電壓,就可以讓電腦系統 50節省在輕載時的功率消耗,進而使得電池 36的放電時間變得較有效率。

圖四之電腦系統 30與圖八之電腦系統 50之第三電阻 R3 其實也是可以予以省略。請參閱圖九,圖九為本發明之 第三實施例之電腦系統 60之方塊圖。為了精簡說明,在 不妨礙本發明技術揭露的情形下,圖九中標號、名稱與 圖四中相同的功能方塊,具有相同的功能。電腦系統 60





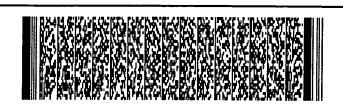
五、發明說明 (8)

之電源控制系統 80與圖四之電腦系統 30之電源控制系統 20不同之處在於,電源控制系統 80拿掉圖四之電腦系統 30之第三電阻 R3,亦即節點 C直接連接至電池 36,所以圖九之分壓控制單元 62包含一第一電阻 R1、一第二電阻 R2以及一開關電路 42。而開關電路 42可為一 NMOS電晶體或一 PMOS電晶體,在本實施例中係採用 NMOS電晶體或 當量 以 等通的 NMOS電晶體 42會讓設定電壓 Vset=Vin*R2/R2= Vin,而輕載時,關閉的 NMOS電晶體 42會讓設定電壓 Vset=Vin* R2/(R1+R2),此時,只要改變電源供應電路 34的相關設定,也可以使得輸出電壓 Vout可隨不同的設定電壓 Vset變化輸出不同的電壓值。

請注意,本發明之判斷邏輯亦可透過電流感測器 (current reader),或是一程式碼或是其他可用來判斷電腦系統之輕載或重載之裝置,以依據電腦系統之負載狀態輸出該判斷電壓。

相較於習知技術,本發明電腦系統之電源控制系統可以根據判斷該電腦系統之工作狀態以決定輸出不同工作電壓予該電腦系統,換言之,當電腦系統處於輕載時,電源控制系統可輸出較低的操作電壓,因為電腦系統各電子元件的允許操作電壓範圍大約為3.3伏特(V)+/-10%,而且輕載時電腦系統的電壓變化不大,所以電腦系統可以在輕載的情形下使用較低的操作電壓仍能維持正





五、發明說明 (9)

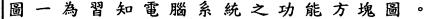
常運作,進而節省輕載時的功率損耗,並得以增加電池供電的時間。而且本發明所要增加的元件架構並不複雜,並不需要負擔太多額外的成本。

以上所述僅為本發明之較佳實施例,凡依本發明申請專利範圍所做之均等變化與修飾,皆應屬本發明專利之涵蓋範圍。



圖式簡單說明

圖式之簡單說明



圖二為圖一電腦系統處於重載狀態時,處理器之電壓變 化圖。

圖三為圖一電腦系統處於輕載狀態時,處理器之電壓變化圖。

圖四為本發明之第一實施例之電腦系統之功能方塊圖。

圖五為圖四南橋晶片在電腦系統處於重載時所輸出的偵測訊號的關係圖。

圖六為圖四南橋晶片在電腦系統處於輕載時所輸出的偵測訊號的關係圖。

圖七為圖四電腦系統分別在輕載和重載時,轉換電壓與參考電壓之比較圖。

圖八為本發明之第二實施例之電腦系統之功能方塊圖。

圖九為本發明之第三實施例之電腦系統之功能方塊圖

圖式之符號說明

20.	70、	8 0	電	源	控	制	系 統	12.	32	處 理 器	
14、	3 4							16.		電池	
18			分	壓	單	元	·	38、	52、	62 分壓控制單	元



圖式簡單說明

40判斷邏輯42NMOS電晶體44比較器46電壓轉換單元48南橋晶片54PMOS電晶體





六、申請專利範圍

- 1.一種用於一電腦系統之電源控制系統,其包含:
- 一判斷邏輯,用來偵測該電腦系統之狀態以輸出一判斷電壓;
- 一分壓控制單元,用來依據該判斷邏輯所輸出之判斷電壓輸出一設定電壓,該分壓控制單元包含:
- 一第一電阻,電連接於一電壓源;
- 一第二電阻,以串聯的方式連接於該第一電阻;以及
- 一開關電路,以並聯的方式連接於該第一電阻,且連接於該判斷邏輯,該開關電路可依據該判斷邏輯所輸出之判斷電壓開啟或關閉以使該分壓控制單元輸出該設定電壓;以及
- 一電源供應電路,用來依據該設定電壓產生一輸出電壓予該電腦系統。
- 2.如申請專利範圍第1項所述之電源控制系統,其中該判斷邏輯包含:
- 一 南 橋 晶 片 , 用 來 依 據 該 電 腦 系 統 之 狀 態 以 輸 出 一 偵 測 訊 號 ;
- 一電壓轉換單元,該電壓轉換單元係由一電阻以及一電容組成,用來轉換該偵測訊號為一偵測電壓;以及
- 一比較器,用來比較該偵測電壓與一參考電壓,以輸出該判斷電壓。
- 3.如申請專利範圍第1項所述之電源控制系統,其中該判



六、申請專利範圍

斷邏輯包含一電流感測器 (current reader),用來依據該電腦系統之狀態輸出該判斷電壓。



4.如申請專利範圍第 1項所述之電源控制系統,其中該判斷邏輯包含一儲存於記憶體之程式碼,用來依據該電腦系統之狀態輸出該判斷電壓。

5.如申請專利範圍第 1項所述之電源控制系統,其中該開關電路係一 PMOS電晶體,其中該判斷邏輯所輸出之判斷電壓若為低位準時,該開關電路會導通,若該判斷邏輯所輸出之判斷電壓若為高位準時,該開關電路會關閉。

6.如申請專利範圍第 1項所述之電源控制系統,其中該開關電路係一 NMOS電晶體,其中該判斷邏輯所輸出之判斷電壓若為低位準時,該開關電路會關閉,若該判斷邏輯所輸出之判斷電壓若為高位準時,該開關電路會導通。

7. 如申請專利範圍第 1項所述之電源控制系統,其中該分壓控制單元另包含一第三電阻,電連接於該第一電阻 及該電壓源之間。

8. 如申請專利範圍第 1項所述之電源控制系統,其中該電壓源係一電池。

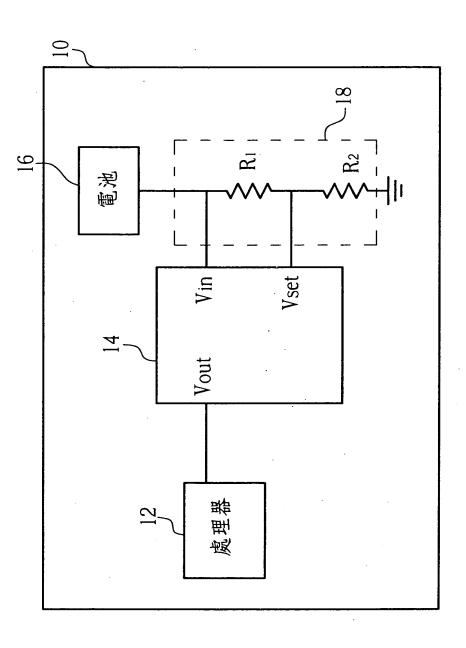


六、申請專利範圍

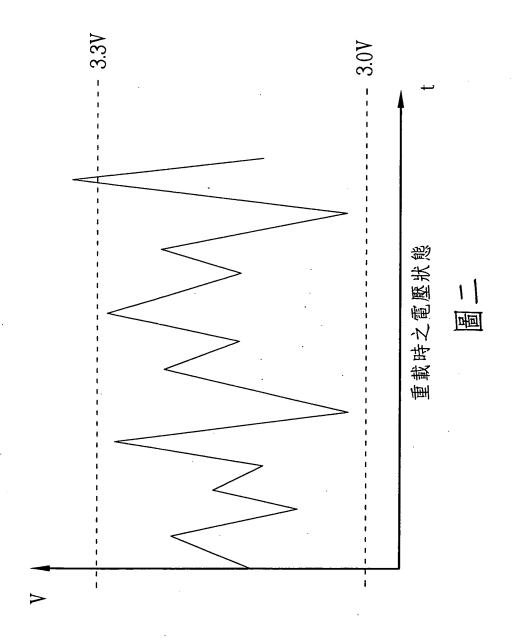
9.如申請專利範圍第1項所述之電源控制系統,其中該電腦系統係一筆記型電腦或一個人數位助理。

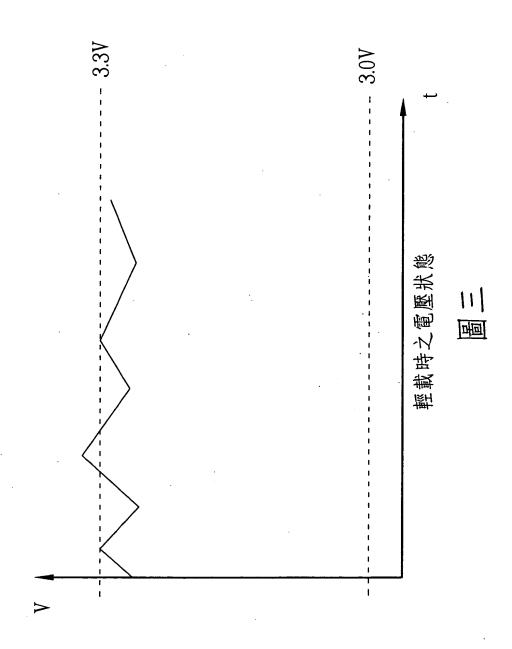


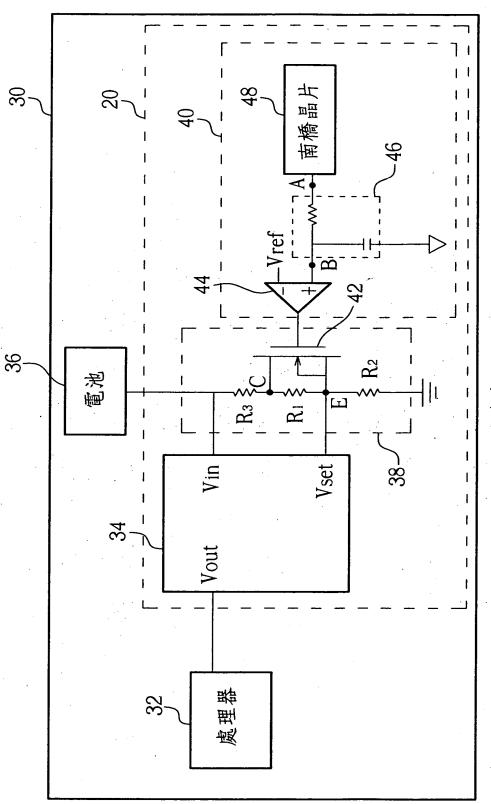




<u></u> 画 المر







圖口

重載時之電壓狀態

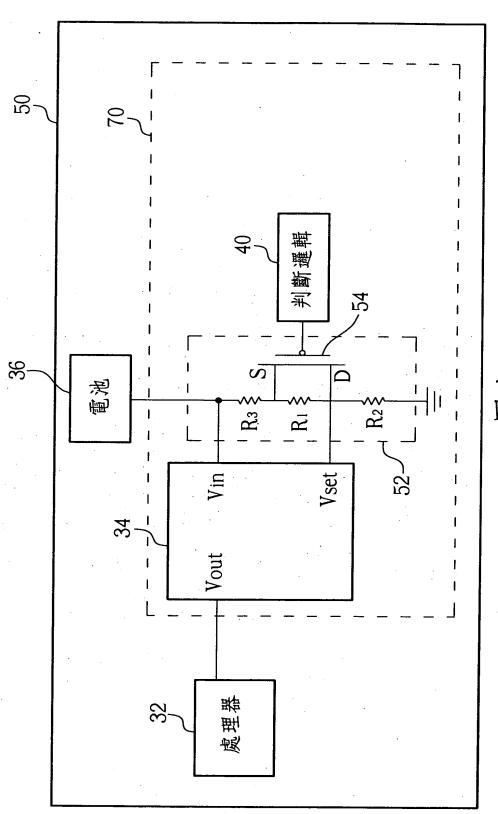
H

輕載時之電壓狀態

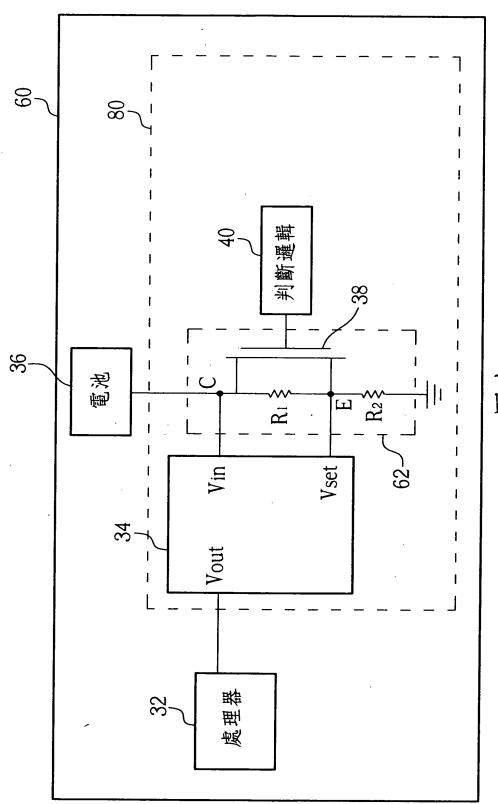
圖

重載 輕載

画十



圖>



圖九

